MENU | SEARCH

INDEX

DETAIL

JAPANESE

1/1

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-321964

(43)Date of publication of application: 03.12.1996

(51)Int.CI.

HO4N 1/60 HO4N 1/46

(21)Application number: 07-316983 (71)Applicant: FUJI PHOTO FILM CO LTD

(22)Date of filing:

First And the second se

05.12.1995

(72)Inventor: TAIMA TAKASHI

(30)Priority

Priority number: 07 61317

Priority date : 20.03,1995

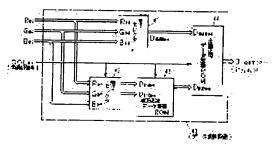
Priority country: JP

(54) COLOR CORRECTION DEVICE

(57)Abstract:

PURPOSE: To attain color correction with precision close to full decoding without increasing a capacity of a memory.

CONSTITUTION: A data conversion circuit 40 is made up of 1st and 2nd selectors 41, 42, a correction coefficient data conversion ROM 43. and a main correction data conversion ROM 44. The 1st and 2nd selectors 41, 42 separate digital data R, G, B into 1st color data to be corrected and remaining 2nd and 3rd color data depending color selection signal. The combination of the color selection signal and the 2nd and 3rd color data is used for an address of the correction coefficient data conversion ROM 43 and correction coefficient data DSUB0- DSUB9 are written to a memory area of the correction coefficient data conversion ROM 43 designated by the address. The combination of the color selection signal, the 1st color data and the correction coefficient data



DSUB0-DSUB9 are used for an address of the main correction data conversion ROM 44 and main correction data DiOUT0-DiOUT7 after masking processing are written to a memory area of the main correction data conversion ROM 44 designated by the address.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of

reiectionl

Best Available Copy

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-321964

(43)公開日 平成8年(1996)12月3日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FI			技術表示箇所
H04N	1/60 1/46			H04N	1/40 1/46	D Z	

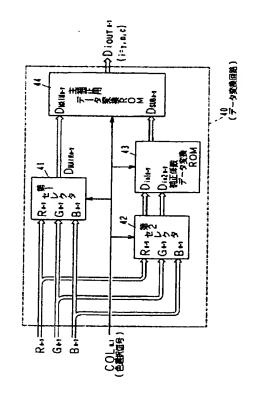
	,	審査請求	未請求	請求項の数6	OL	(全 11 頁)
(21)出願番号	特願平7-316983	(71)出願人	0000052			
(22)出願日	平成7年(1995)12月5日	(72)発明者	神奈川県	ミフイルム株式会 東南足柄市中沼2	*	1
(31)優先権主張番号 (32)優先日 (33)優先権主張国	特願平7-61317 平7(1995)3月20日 日本(JP)		イルムを	配明 開設市泉水 3 〜 1 株式会社内 小林 和憲	3-45	富士写真フ
,						

(54) 【発明の名称】 色補正装置

(57)【要約】

【課題】 メモリ容量を増加させることなく、フルデコ ードに近い精度で色補正する。

【構成】 データ変換回路40を、第1及び第2のセレ クタ41, 42と、補正係数データ変換ROM43と、 主補正用データ変換ROM44とから構成する。第1及 び第2のセレクタ41,42で、色選択信号によりR, G, Bの各デジタルデータを、補正すべき第1色データ と残りの第2,第3色データとに分離する。色選択信 号, 第2, 第3色データを組み合わせたものを補正係数 データ変換ROM43のアドレスとして、このアドレス で指定された補正係数データ変換ROM43のメモリエ リアに、補正係数データDSUBo~DSUBoを費き込む。色 選択信号,第1色データ及び補正係数データDSUBo~D SUBs を主補正用データ変換ROM44のアドレスとし て、このアドレスで指定された主補正用データ変換RO M44のメモリエリアに、マスキング処理した後の主補 正データDiOUTo~DiOUTっを書き込む。



【特許請求の範囲】

【請求項1】 3原色の色成分デジタルデータを色補正すべき第1色データと残りの第2, 第3色データとに分けて、これら第1色データと第2, 第3色データとに基づき色補正を行う装置において、

前記第2,第3色データを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正補助データを會き込んだ補助補正用データ変換メモリと、この補助補正用データ変換メモリからの色補正補助データと前記第1色データとを組み合わせたものをアドレス 10として、各アドレスに対応したメモリエリアに色補正したデータを會き込んだ主補正用データ変換メモリとを備えたことを特徴とする色補正装置。

【請求項2】 3原色の色成分デジタルデータを色選択信号により色補正すべき第1色データと残りの第2, 第3色データとに分けて、これら第1色データと第2, 第3色データとに基づき色補正を行う装置において、

前記色選択信号,第2,第3色データを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正補助データを書き込んだ補助補正用データ変換メモリと、この補助補正用データ変換メモリからの色補正補助データと前記第1色データと色選択信号とを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正したデータを書き込んだ主補正用データ変換メモリとを備えたことを特徴とする色補正装置。

【請求項3】 請求項1又は2記載の色補正装置において、前記補助補正用データ変換メモリに、前記第2,第3色データの組み合わせによる配色での重み付けデータを色補正補助データとして書き込んだことを特徴とする 30色補正装置。

【請求項4】 請求項1ないし3いずれか1つ記載の色 補正装置において、前記主補正用データ変換メモリに、 マスキング処理結果を色補正したデータとして書き込ん だことを特徴とする色補正装置。

【請求項5】 請求項1ないし3いずれか1つ記載の色補正装置において、前記主補正用データ変換メモリに、マスキング処理結果及びR, G, BからY, M, Cへの色変換結果を色補正したデータとして書き込んだことを特徴とする色補正装置。

【請求項6】 色選択信号の入力により、3原色の色成分デジタルデータを色補正すべき第1色データと残りの第2、第3色データとに分けるセレクタと、

前記色選択信号,第2,第3色データを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正補助データを書き込んだ補助補正用データ変換メモリと、

この補助補正用データ変換メモリからの色補正補助デー になる。これを現在主流の4MビットのダイナミックR タと前記第1色データと色選択信号とを組み合わせたも AMで構成しようとすると、このDRAMが96個必要 のをアドレスとして、各アドレスに対応したメモリエリ 50 になり、簡単な構成で色補正装置を実現することができ

アに色補正したデータを**鲁き込んだ主補正用データ変換** メモリとを備えたことを特徴とする色補正装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、マスキング処理等の各種補正処理を少ないメモリセル数で行うようにした 色補正装置に関するものである。

[0002]

【従来の技術】カラー画像信号に基づきフルカラーの画像を記録するビデオプリンタでは、マスキング処理やガンマ補正等を行って、複製物の色再現や階調特性を改善するようにしている。この場合に、以下に示す周知の数式1や数式2を用いて、マスキング処理を行っている。

[0003]

【数1】 Y=fs · B

 $M = f_G \cdot G$

 $C = f R \cdot R$

ただし、fB, fG, fR は演算子である。

[0004]

20 【数2】 | Y | = | a11. a12. a13 | | B | | M | = | a21. a22. a23 | | G |

 $|C| = |a_{31}, a_{32}, a_{33}| |R|$

ただし、 a_{ij} (i. j=1, 2, 3) は演算子である。 【0005】上記数式1でマスキング処理を行うと、数 式2を用いる場合よりも色補正の精度が低下してプリン ト時の色再現性が低下する。また、数式2でマトリクス 演算によりマスキング処理を行うと、演算の負荷が大き くなる。このため、処理時間が長くなる他に大容量の演 算装置が必要になり、製造コストが高くなる。これに対 しては、3原色のR,G,B画像信号をA/D変換して 例えば8ビットのデジタルデータRo \sim R1 、Go \sim G 7、Bo ∼B7 とし、図9に示すように、このデジタル データRo ~ R1 、Go ~ G1 、Bo ~ B1 をアドレス データに用いて色補正メモリ100,101,102で 色補正を行うことが考えられる。各色補正メモリ100 ~ 102 には、デジタルデータ Ro \sim Rr 、Go \sim G 1 、Βο ~Β1 をアドレスデータとして、このアドレス データで指定されたエリアに、補正すべき色成分の色補 正データYo ~Yı 、Mo ~Mı 、Co ~Cı をむき込 んでおく。このようにR, G, B各8ビットのデータを 全て使用してフルデコードのマスキング処理を行うと、 大きなメモリ容量が必要になる。例えば、図9に示す色 補正メモリ100では、アドレスデータは24ビット幅 となり色補正データは8ビットとなるから、必要とする メモリ容量は2²⁴×8=2²⁷ビットとなり、約16Mバ イトになる。この変換系が3系統あるので、3倍すると 48Mバイトになり、48Mバイトのメモリ容量が必要 になる。これを現在主流の4MビットのダイナミックR AMで構成しようとすると、このDRAMが96個必要

ない。

【0006】これに対しては、特公平4-67389号 に開示されるような色補正メモリを用いることで、メモ リ容量を少なくすることができる。この色補正メモリ は、3原色のデジタルデータを組み合わせたものをアド レスとして、各アドレスに対応したメモリエリアに、マ トリクス演算の結果であるイエロー画像データ(Y)。 マゼンタ画像データ(M)。シアン画像データ(C)を 組み合わせたものを瞽き込んだデータ変換テーブルメモ リから構成されている。例えばYを求めるためにBを補 正すべき第1色データとし、その他のR, Gを第2, 第 3色データとして、マトリクス演算する場合に、第1色 データに比べて第2, 第3色データは高い精度が要求さ れないから、第1色データを6ビットとした場合に第 2, 第3色データを4ビットに減らしている。これによ り、テーブルメモリの容量が大きくなることのないよう にすることができ、色補正装置の製造コストを低く抑え ることができる。例えば、図9に示すものと同様に、8 ビットのデジタルデータ $R_0 \sim R_7$ 、 $G_0 \sim G_7$ 、 B_0 ~B1 を用いて、色補正すべき第1色データをB0 ~B 7 とし、その他の第2,第3色データをR3~R7,G 3 ~ G7 の5ビットとした場合には、図10に示すよう な色補正メモリ120になる。同じようにして、他の2 系統の色補正メモリ121, 122も構成される。この 場合には、1系統で221ビットのメモリ容量となり、3 系統で3×2²¹ビットのメモリ容量になるので、図9に 示す色補正メモリ100~102のメモリ容量の1/6 4にすることができる。

[0007]

【発明が解決しようとする課題】このように、単に第2,第3色データのビット数を少なくする場合には、低コストで色補正を実現することができるが、ビット数を少なくしてコストを優先させると色補正精度が低下し、逆に精度を上げようとすると、メモリセル数が増加するため製造コストが高くなってしまう。

【0008】本発明は上記課題を解決するためのものであり、色補正を精度よく且つ低コストで実現することができるようにした色補正装置を提供することを目的とする。

[0009]

【課題を解決するための手段】上記目的を達成するために、請求項1に記載した発明は、3原色の色成分デジタルデータを色補正すべき第1色データと残りの第2,第3色データとに分けて、これら第1色データと第2,第3色データとに基づき色補正を行う装置において、前記第2,第3色データを組み合わせたものをアドレスに対応したメモリエリアに色補正補助データを書き込んだ補助補正用データ変換メモリからの色補正補助データと前記第1色データとを組み合わせたものをアドレスとし

て、各アドレスに対応したメモリエリアに色補正したデータを**脅き込んだ主補正用データ変換メモリとを備えた**ものである。

【0010】また、請求項2に記載した発明は、色選択信号、第2、第3色データを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正補助データを簪き込んだ補助補正用データ変換メモリと、この補助補正用データ変換メモリからの色補正補助データと前記第1色データと色選択信号とを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正したデータを簪き込んだ主補正用データ変換メモリとを備えたものである。

【0011】また、請求項3に記載した発明は、前記補助補正用データ変換メモリに、前記第2,第3色データの組み合わせによる配色での重み付けデータを色補正開助データとして書き込んだものである。また、請求項4に記載した発明は、主補正用データ変換メモリに、マスキング処理結果を色補正したデータとして書き込んだものである。また、請求項5に記載した発明は、主補正用データ変換メモリに、マスキング処理結果及びR,G,BからY,M,Cへの色変換結果を色補正したデータとして書き込んだものである。

【0012】また、請求項6に記載した発明は、色選択信号の入力により、3原色の色成分デジタルデータを色補正すべき第1色データと残りの第2,第3色データとに分けるセレクタと、前記色選択信号,第2,第3色データを組み合わせたものをアドレスとして、各書き込んだ主補助データと前記第1色に対応したメモリエリアに色補正補助データと色選択信号とを組み合わせたものをアドレスとして、各アドレスに対応したメモリエリアに色補正したデータを書き込んだ主補正用データ変換メモリとを備えたものである。

[0013]

【作用】カラー画像信号、例えばNTSC方式のカラー画像信号が入力されると、これが例えば三色の赤色(R),緑色(G),青色(B)の各画像信号に分離された後にA/D変換されて、R,G,Bの色成分を表すデジタルデータに変換される。そして、このR,G,Bの各デジタルデータは画像メモリに書き込まれる。画像メモリから読み出されたR,G,Bの各デジタルデータは、セレクタを介してデータ変換メモリで色補正された値に変換される。

【0014】データ変換メモリは、補助補正用としての 補正係数データ変換メモリと、主補正用としての主補正 用データ変換メモリとから構成されている。セレクタ は、R, G, Bの各デジタルデータを、補正すべき第1 色データと残りの第2, 第3色データとに分離して、第 2, 第3色データを補正係数データ変換メモリのアドレ

50

スとし、第1色データを主補正用データ変換メモリのアドレスとする。例えば、色選択信号によりRを選択すると、Rのデジタルデータが主補正用データ変換メモリのアドレスポートに送られ、他のG、Bのデジタルデータが補正係数データ変換メモリのアドレスポートに送られる。

【0015】補正係数データ変換メモリは、第2, 第3 色データを組み合わせたものをアドレスとして、これに 対応するメモリエリアに、これらの配色における重み付 けされた補正係数データを嗇き込んで構成されている。 また、主補正用データ変換メモリは、この補正係数デー タと色補正すべき第1色データとを組み合わせたものを アドレスとして、これに対応するメモリエリアに、例え ばマスキング処理した後の主補正データを書き込んで構 成されている。これにより、各色成分データをフルデコ ードしたときとほぼ同じ精度で色補正することができ、 しかもフルデコードのように大量のメモリセルを用いる ことがなく、メモリ容量を低く抑えることができる。な お、主補正データは、マスキング処理のためのマトリク ス演算結果の他に、マトリクス変換とR,G,Bから Y, M, Cへの色変換とを組み合わせたものや、更に は、これらにガンマ補正を加味したもの等が用いられ る。

[0016]

【発明の実施の形態】本発明を実施したカラー感熱プリンタの概略を示す図2において、プラテンドラム2は、パルスモータ3で駆動される回転軸4に取り付けられており、プリント時に矢線方向に回転する。このプラテンドラム2の外周には、給排紙通路5の搬送ローラ対6の先端部がクランパ8で固定されている。クランパ8であるようになっているでからプラテンドラム2、パルスモータ3、給排紙通路5、搬送ローラ対6、クランパ8、及びカム機構9により記録材料搬送部10が構成される。また、プラテンドラム2の外周には、サーマルヘッド14、マゼンタ定着用紫外線ランプ15、イエロー定着用紫外線ランプ16とが配置されている。

【0017】サーマルヘッド14の下面には発熱素子アレイ17が設けられている。この発熱素子アレイ17に 40は、多数の発熱素子が主走査方向にライン状に形成されている。各発熱素子は抵抗素子から構成されており、1 画素を熱記録する際に、発色の直前まで加熱するバイアス熱エネルギと、発色漫度に応じた階調表現熱エネルギとをカラー感熱記録材料7に与える。マゼンタ定着用紫外線ランプ15は、発光ピークが365nm付近の近紫外線を放出し、イエロー定着用紫外線ランプ16は、発光ピークが420nm付近の近紫外線を放出する。

【0018】図3に示すように、カラー感熱記録材料7は、支持体20の上に、シアン感熱発色層21,ほぼ3

65 n mの近紫外線による光定着性を有するマゼンタ感 熱発色層 22, ほぼ 420 n mの近紫外線による光定着 性を有するイエロー感熱発色層 23, 保護層 24とが順 次層設されている。これらの感熱発色層 21~23を分 かりやすくするために、イエロー感熱発色層 23に対し ては「Y」,マゼンタ感熱発色層 22に対しては

「M」、シアン感熱発色層 21に対しては「C」を付してある。また、図3では省略されているが、各感熱発色層 21~23の間には、マゼンタ感熱発色層 22、シアン感熱発色層 21の熱感度を調節するための中間層が形成されている。支持体 20としては、不透明なコート紙又はプラスチックフイルムが用いられ、そして〇HPシートを作成する場合には、透明なプラスチックフィルムが用いられる。

【0019】図4は各感熱発色層の発色特性を示すもの である。この実施形態のカラー感熱記録材料7は、イエ ロー感熱発色層23の発色熱エネルギが最も低く、シア ・ン感熱発色層21の発色熱エネルギが最も高い。イエロ - (Y)の画素を熱記録する場合には、バイアス熱エネ 20 ルギBYに階調表現熱エネルギGY」を加えた発色熱エ ネルギがカラー感熱記録材料7に与えられる。このバイ アス熱エネルギBYは、イエロー感熱発色層23が発色 する直前の熱エネルギであり、1 画素の記録の始めのバ イアス加熱期間中にカラー感熱記録材料7に与えられ る。階調表現熱エネルギGY」は、記録すべき画素の発 色濃度に相当した階調レベル」に応じて決められるもの であり、バイアス加熱期間に続く階調表現加熱期間中、 カラー感熱記録材料7に与えられる。なお、マゼンタ M.シアンCも同様であるので、記号のみを付してあ 30 る。

【0020】図5はカラー感熱プリンタの電気回路を示すものである。ビデオカメラ,ビデオデッキ,テレビゲーム機等からのNTSC方式の画像信号は入力端子29から入力され、信号分離回路30により赤色画像信号(R),緑色画像信号(G),青色画像信号(B)に分離される。A/D変換器31a,31b,31cはR,G,Bの各色画像信号をA/D変換して、R,G,Bの8ビットのデジタル画像データに変換する。これら各色のデジタル画像データはシステムコントローラ32からのライト信号により画像メモリ33に1フレーム分が書き込まれる。

【0021】システムコントローラ32はマイクロコンピュータから構成されており、記録材料搬送部10やプリント部11をシーケンス制御して、画像データに基づきカラー感熱記録材料7にカラー画像を記録してハードコピィを作成する。なお、ビデオカメラ等の他に、電子スチルカメラ、スチルビデオプレイヤ、パソコン等からの画像信号を入力してもよい。

【0022】モニター部35は、D/A変換器36,ア 50 ナログ信号処理回路37を備えており、D/A変換器3

6で3色の画像データをアナログのR, G, B信号に変 換した後に、アナログ信号処理回路37で、R.G.B の画像信号をNTSC形式の画像信号に変換して、出力 端子38に接続されるTVモニター39(例えば家庭用 TV) にフレーム画像を表示する。

【0023】図1に示すように、データ変換回路40 は、第1セレクタ41と、第2セレクタ42と、補正係 数データ変換ROM43と、主補正用データ変換ROM 44とから構成されている。第1及び第2セレクタ4 1, 42には、R, G, Bの8ビットのデジタルデータ Ro~R1、Go~G1、Bo~B1、2ビットの色選 択信号COLo ~COLı が入力されている。第1セレ クタ41は、色選択信号で選択された色、すなわち第1 色データのみを主補正用データ変換ROM44のアドレ スポートに送る。また、第2セレクタ42は、色選択信 号で選択された色を除く他の色すなわち第2, 第3色デ ータを補正係数データ変換ROM43のアドレスポート に送る。

【0024】補正係数データ変換ROM43には、2ビ データDin1o~Din17、 Din2o~Din27とを組み合わせ たものをアドレスとして、このアドレスに対応するメモ・ リエリアに、これらの組み合わせによる配色における重 み付けされた10ビットの補正係数データDSUBo~DSU Boが書き込まれている。

【0025】主補正用データ変換ROM44には、この 補正係数データDSUBo~DSUBoと第1色データDMAINo ~DMAIN7 と色選択信号COLo~COLıとを組み合 わせたものをアドレスとして、これに対応するメモリエ リアに、マスキング処理及びR, G, BからY, M, C への色変換処理をした後の主補正データDiouto~Di OUT7 (i = y, m, c) が書き込まれている。

【0026】したがって、図5に示すように、システム コントローラ32が第1ラインの第1画素のアドレスを 指定して画像メモリ33から読み出しを行うと、画像メ モリ33からのR, G, Bの8ビットのデジタルデータ がデータ変換回路40に送られ、ここで、フルデコード に近い精度でデータ変換され、この出力データDiouro ~Diourフが、プリントコントローラ50のラインメモ リ50aの対応するメモリエリアに費き込まれる。

【0027】プリント部11は、プリントコントローラ 50, サーマルヘッド駆動部51, サーマルヘッド14 から構成されている。サーマルヘッド駆動部51はサー マルヘッド14に一体的に設けられている。プリントコ ントローラ50は送られてきたイエロー,マゼンタ,シ アンのいずれかの画像データ、例えばイエロー感熱記録 時にはイエロー画像データをラインメモリ50aの第1 画素に対応するメモリエリアに書き込む。同様にして、 1ライン分の他の画素もラインメモリ 50 a の対応する メモリエリアに書き込む。

【0028】プリントコントローラ50は、ラインメモ リ50aに奮き込まれた1ライン分の画像データを順に 読み出して、これら画像データと比較データとをその都 度比較してシリアルな階調駆動データを発生させる。こ の駆動データは記録する場合に「H」となり、記録しな い場合に「L」となる。また、この階調駆動データを作 成する前に、1 ライン分のバイアスデータと比較データ とを比較してこの比較データに基づきシリアルなバイア ス駆動データを発生させる。このようなシリアルな駆動 データはサーマルヘッド駆動部51に送られる。なお、 比較データとの比較によりバイアス及び階調駆動データ を発生させる方法及び装置については、特願平5-14 7591号, 同5-147593号等に詳しく説明され ている。・

【0029】図6に示すように、サーマルヘッド駆動部 51は、シリアルな駆動データをクロック信号に基づき シフトレジスタ52でシフトしてパラレル信号に変換す ・る。シフトレジスタ52でパラレルに変換された駆動デ ータはラッチ信号に同期してラッチアレイ53にラッチ ットの色選択信号 $COL_0 \sim COL_1$ と、第2、第3色 20 される。ANDゲートアレイ54は、ストローブ信号発 生回路56からストローブ信号が入力されている期間内 に、駆動データが「H」の場合に「H」の信号を出力す る。ANDゲートアレイ54の各出力端子には、トラン ジスタ551~55 が接続されている。これらのトラ ンジスタ551~55n はANDゲートアレイ54の出 力が「H」の場合にONとなる。トランジスタ551 ~ 55 nには、各発熱素子171~17 nが接続されてお り、これにより画像データに対応する濃度となるように 各発熱素子17m~17mが駆動される。この後、記録 材料搬送部10により、プラテンドラム2を所定量だけ 間欠回転してカラー感熱記録材料7を1ライン分送り、 以下同様にしてプリント部11及び記録材料搬送部10 により次々と各ラインが熱記録される。

> 【0030】次に、本実施形態のカラー感熱プリンタの 作用を説明する。図2において、給紙時には、サーマル ヘッド14がプラテンドラム2から離れた状態に退避し ており、また、クランパ8が開いた状態でサーマルヘッ ド14の先端側に近接した位置で停止している。この状 態でカラー感熱記録材料7が搬送ローラ対6によりプラ 40 テンドラム2に送られ、その先端がクランパ8を通過す ると、クランパ8が閉じられ、この後プラテンドラム2 が回転を開始する。この回転後にサーマルヘッド14が 図示しない押圧機構によりプラテンドラム2に押しつけ られる。

> 【0031】システムコントローラ32はカラー感熱記 録材料7の記録開始位置にサーマルヘッド14の各発熱 素子17が位置すると、先ずイエロー画像の熱記録を開 始する。このとき、システムコントローラ32は、先 ず、第1ラインの第1画素をアドレス指定して、このア 50 ドレス指定したメモリエリアからR, G, Bの8ビット

データRo ~R1 , Go ~G1 , Bo ~B1 を読み出 し、これをデータ変換回路40の各セレクタ41,42 に送る。また、システムコントローラ32は、この8ビ ットデータの他に、2ビットの色選択信号COLo~C 〇し、を「01 (2進法表示)」とし、これを各セレク タ41,42、及びデータ変換メモリ43,44に送 る。色選択信号は、例えばイエロー記録時には「01| が、マゼンタ記録時には「10」が、シアン記録時には 「11」が用いられる。更に、システムコントローラ3 2は、リード信号をデータ変換回路40に送る。データ 変換回路40では、図1において、先ず第2セレクタ4 2で、補正係数データ変換ROM43に第2, 第3色デ ータDin1o~Din1z、Din2o~Din2zとして、例えばイ エロー記録時にはRo ~R1 , Go ~G1 を送る。ま た、第1セレクタ41で、主補正用データ変換ROM4 4に第1データDMAINo ~DMAINっとして、例えばイエ ロー記録時にはBo~Bzを送る。

【0032】補正係数データ変換ROM43では、Ro ~R1, G0 ~G1 とCOL0 ~COL1 とをアドレス データとして、該当するメモリエリアから、補助補正デ ータDSUBo~DSUBoを読み出して、これを主補正用デー タ変換ROM44のアドレスポートに送る。主補正用デ ータ変換ROM44では、Bo~BっとDSUBo~DSUBo とCOLo~COL1とにより、該当するメモリエリア から出力データDyouto~Dyoutzを読み出す。更に、 システムコントローラ32は、読み出した出力データD youro~D your7を、図5に示すように、プリントコン トローラ50のラインメモリ50aの第1画素に対応す るメモリエリアに魯き込む。以下、同様にして、1ライ ン分の他の画素もプリントコントローラ50のラインメ モリ50aに順次費き込む。

【0033】プリントコントローラ50はラインメモリ 50 aの画像データに基づき各発熱素子17の駆動デー タを発生させ、これをサーマルヘッド駆動部51に送 る。サーマルヘッド駆動部51は、この駆動データに基 づき各発熱素子171~17nを駆動する。なお、階調 表現加熱の前に、周知のように発色直前の温度になるよ うにバイアス加熱が行われる。これにより、画像データ に対応する濃度でイエロー画像の1ライン分が感熱記録 される。以下、同様にして、次々と各ラインのイエロー 画像が記録される。

【0034】図2に示すように、イエロー画像を熱記録 した部分がイエロー定着用紫外線ランプ16に達する と、ここでイエロー感熱発色層23が光定着される。こ れにより、イエロー感熱発色層23に残っていたジアゾ ニウム塩化合物が光分解して発色能力が消失する。

【0035】プラテンドラム2がほぼ1回転してプリン トエリアの記録開始位置がサーマルヘッド14の発熱素 子に位置すると、第1ラインのマゼンタ画像が記録され

OL: が「10」となり、またR, G, Bの8ビットデ ータRo ~R1 , Go ~G1 , Bo ~B1 がデータ変換 回路40にアドレスとして入力され、対応するメモリエ リアからマトリクス演算及び色変換した後の出力データ D mouto~D mout7が出力され、これがプリントコント ローラ50のラインメモリ50aに書き込まれる。そし て、このラインメモリ50aに書き込まれたデータに基 づきマゼンタ記録が行われる。同様にして、次々と各ラ インのマゼンタ画像が記録される。マゼンタ画像を熱記 録した部分がマゼンタ定着用紫外線ランプ15に達する と、ここでマゼンタ感熱発色層22が光定着される。こ れにより、マゼンタ感熱発色層22に残っていたジアゾ ニウム塩化合物が光分解して発色能力が消失する。

【0036】以下、同じようにしてシアン感熱発色層 2 1にシアン画像が感熱記録される。このシアン記録時に は、色選択信号COLo~COLiが「11」となっ て、マトリクス演算及び色変換された後の出力データD COUTO~Dcout7がデータ変換回路40から出力され、 これがプリントコントローラ50のラインメモリ50a に書き込まれる。そして、このラインメモリ50aのデ ータに基づきシアン記録が行われる。シアン感熱発色層 21の感熱記録が終了すると、プラテンドラム2が逆転 する。このプラテンドラム2の逆転により、カラー感熱 記録材料7の後端が分離爪5aによって給排紙通路5に 案内され、カラー感熱記録済みの記録材料では搬送ロー ラ対6の逆転により図示しない排紙トレイに排出され る。

【0037】次に、上記実施形態におけるデータ変換の 一例を、従来方法(特公平4-67389号で開示され 30 ている色補正方法)と比較したものを表1に示す。表1 におけるデータはヘキサコード (16進表示コード) が 用いられている。従来方法は、図10に示すように、 R, G, Bの8ビットの色データに対して、色補正すべ き第1データを例えばBo~Bzの8ビットとし、残り の第2及び第3色データをR3~R1、G3~G1の5 ビットとして、色補正した8ビットのYo ~Yzを出力 する色補正メモリ120を用いている。また、本実施形 態では、図1に示すように、R,G,Bの8ビットデー タRo ~R1 , Go ~G1 , Bo ~B1 をデータ変換回 40 路40にアドレスとして入力し、補正係数データ変換R OM 4 3 で第 2 及び第 3 色データ Ro ~ R1 , Go ~ G フ に基づきフルデコードして10ビットの補助補正デー タDSUBo~DSUBoを読みだし、この補助補正データDSU Bo~DSUB9と第1色データBo~B, とにより、色補正 した8ビットのYo ~Yz を出力するデータ変換回路4 0を用いている。

【0038】従来方式では、第2,第3色データの上位 5ビットを用い、下位3ビットは色補正に用いていない ため、色補正した出力が8階調毎に変化するようにな る。このマゼンタ記録時には、色選択信号COL。~C 50 る。これに対して、本実施形態では、第2,第3色デー

. 12

タをフルデコードした後に同一色補正データとなるエリアをまとめるように、補助補正データを決定しているため、表1及び図7に示すように、出力を変化させる変化点の自由度が従来方式に比べて大きくなり、細やかな色補正が可能であることがわかる。

【0039】図7は、この変化点の自由度を比較するための説明図である。ハッチングは同一の色補正データDyouto~Dyout7が書き込まれるエリアを示している。従来方式の場合には(A)に示すように、R軸とG軸とで決定される全エリアが32×32の1024のエリアP1に分割され、この分割エリアP1に色補正データDyout0~Dyout7が書き込まれている。したがって、この従来方式の場合、第2,第3色データR,Gが8階で化しないと、出力される色補正データDyout0~Dyout7は変化しない。これに対し、(B)に示す本実施形態では、第2,第3色データR,Gをフルデコードし、R軸とG軸とで決定される全エリアを256×256の65536のポイントに分ける。そして、これら各ポイントに対し10ビットの補正係数データを割り振ること*

*で、R軸とG軸とで決定される全エリアを1024の分 割エリアに分けている。したがって、各ポイントに対し どの補正係数データDSUBo~DSUBoを割り振るかによっ て、分割エリアの形状、サイズを、例えばP2, P3, P4のように任意に変更することができる。そして、こ のサイズ及び形状の異なる分割エリアP2, P3, P 4, ···に色補正データD youto~D yout7が書き込 まれる。したがって、色補正データDyouto~Dyout7 の変化点の自由度が大きいため、例えば第3色データG 10 o ~ G₇ が8階調変化するまで待つことなく、表1の入 カデータGo ~G1 の「B9」~「BF」までの変化か らも判るように、5階調の変化で色補正データを変える ことができるようになる。これにより、従来方式に比べ て細やかな色補正が可能になる。なお、図面の煩雑化を 避ける意味で適当なエリアのみにハッチングを付してあ るが、他の空白エリアも同様になっている。

【0040】

			補正係数			
	入力			出力		
1			データ	本実施形態	従来方式	
B 0 - 7		R0-7	DSUBo-9	D vOUTO-7	DyOUTO-7	
52	В6	F6	0F8	50	50	
52	B 7	F6	OF9	50	50	
52	B8	F6 F6	0F9	50	5 0 5 1	
52	B9	F6	0F9	50	51	
52	BA	F6	0F9 0F9 0F9	50	51	
52	BB	F6	OFA	51	51	
52	BC	F6	OFA	51	51	
52	B9 BA BB BC BD BE BF	F6 F6	OFA	51	51	
52	BE	F6	OFA	51	51	
52	BF	F6	OFA	51	5 1	
:			•	•	•	
52	В6	F 7	12C	52	52	
52	B7	F7	12C	52	52	
52	B8	F7	12C	52	5.3	
52	B9 BA	F 7	12C	52	5.3	
52	ВА	F7	12D	53	5.3	
52 52 52 52 52 52 52 52 52 52 52 52 52 5	BB	F7 F7 F7 F7 F7 F7	12D	50 50 50 50 50 51 51 51 51 51 52 52 52 52 52 53 53 53 53	51 51 51 51 51 51 51 51 52 52 52 53 53 53 53 53 53 53	
52	BC	F 7	12D	5.3	5.3	
52	BD	F7 F7	12D	5.3	53	
52	BE BF	F7	12D	5.3	53	
52	BF	F7	12E	54	53	
	:	:	:	:	- 33	
52	В6	F D	12C 12C 12C 12C 12D 12D 12D 12D 12D 12D 12D 12D 130	55 56 56	55 55 56	
52	B7	FD	130	56	- 55	
52 52 52	B8	FD	130	56	55 55 56	
52 52 52	•	:	•	30	36	
				•		

【0041】なお、上記実施形態では、第1及び第2の 50 セレクタ41,42を用いて、第1色データと第2,第

3色データとに分離し、これを各データ変換ROM 4 3,44に送るようにしたが、このセレクタは1つにま とめてもよい。また、セレクタ41,42及び色選択信 号を用いることなく、図8に示すように、各色毎に補正 係数データ変換ROM61、62、63と主補正用デー タ変換ROM 6 4, 6 5, 6 6 とを用いて、各色毎のデ ータ変換回路67,68,69を構成してもよい。

【0042】また、上記実施形態では、補正係数データ 変換ROM43の補正係数データを10ビットとした が、このビット数は適宜増減してもよい。この場合に は、ビット数を多くすると、用いるメモリセル数が増え るものの、マトリクス演算や各種変換を精度よく行うこ とができる。また、逆にビット数を少なくすると、演算 や変換の精度が低下するものの、用いるメモリセル数を 減少することができる。また、第1色データ及び第2、 第3色データのデータ長は8ビットに限定されない。更 に、第2, 第3色データに対して、従来方式のように下 位ビット例えばGo, Go ~ G: を用いることなく、上 位ビットG1 ~ G1, G2 ~ G1 を用いて、補正係数デ ータを読みだすようにしてもよく、この場合には用いる 20 メモリセル数をより一層少なくすることができる。

【0043】また、上記実施形態では、複数の表色特性・ 値データとして一般的な赤色画像データ,緑色画像デー タ, 青色画像データが用いたが、この他に、色を特定す ることが可能な表色データであればよく、XYZ表色 法, H, V, Cの三属性表示法(マンセル表示法), D I N表色法,オストワルト表色法等の各種表色法におけ るデータを用いてもよい。また、上記実施形態では、主 補正用データ変換ROM44には、マトリクス演算及び R, G, BからY, M, Cへの色変換を行ったイエロー 30 画像データ,マゼンタ画像データ、シアン画像データを **暋き込んだが、これはマトリクス演算結果のみであって** もよく、更には、他の各種補正、例えばガンマ補正を加 味した画像データを書き込んでもよい。

【0044】また、上記実施形態では、カラー感熱プリ ンタに本発明を実施したものであるが、画像データをハ ードコピィに変換するビデオプリンタであれば、本発明 を実施することができる。例えば、他の昇華型や熱溶融 型の熱転写プリンタやインクジェットプリンタに実施す ることができる。更には、CRTや液晶パネルを用いて 40 感光材料を露光するビデオプリンタや、レーザービーム プリンタ等に実施してもよい。

[0045]

【発明の効果】本発明によれば、第2,第3色データを 組み合わせたものをアドレスとして、各アドレスに対応 したメモリエリアに補正係数データなどの色補正補助デ ータを暫き込んだ補助補正用変換メモリと、この補助補 正用データ変換メモリからの色補正補助データと前記第 1色データとを組み合わせたものをアドレスとして、各 アドレスに対応したメモリエリアに色補正データを書き 50 41,42 セレクタ

込んだ主補正用データ変換メモリとを備えたから、3原 色の色成分デジタルデータをフルデコードしてマトリク ス演算やR, G, BからY, M, Cへの色変換を行うも のに比べて、用いるメモリ容量の総数を減らすことがで

【0046】しかも、マスキング処理のためにマトリク ス演算を行うに際し、従来のもののように、例えばYを 求めるためにBを第1色データとし、その他のR, Gを 第2, 第3色データとして、マトリクス演算する場合 10 に、8ビットの第1色データに対し第2,第3色データ を例えば5ビットに減らすようにして、用いるメモリセ ル数を減少させたものに比べて、精度のよいマトリクス 演算を行うことができる。 すなわち、図7で説明したよ うに、8ビットの第1データに対して第2,第3色デー タを5ビットに減らして色補正を行う従来方式のものに 比べて、色補正データの変化点の自由度が大きくなり、 より細やかな色補正が可能になる。したがって、原画像 の色調をより一層忠実に再現することができる。しか も、メモリ容量の増加は、上記図10に示す従来方式の ものに比べて、1.25倍程度に抑えることができる。 【図面の簡単な説明】

【図1】本発明を実施した色補正装置の要部を示すプロ ック図である。

【図2】同色補正装置を用いたカラー感熱プリンタの要 部を示す概略図である。

【図3】同カラー感熱プリンタで用いるカラー感熱記録 材料の層構造の一例を示す説明図である。

【図4】カラー感熱記録材料の発色特性の一例を示すグ ラフである。

【図5】カラー感熱プリンタの電気構成を示すブロック 図である。

【図6】サーマルヘッド駆動部を示すブロック図であ る。

【図7】(A)は従来方式における入力データと色補正 した後の出力データとの関係を示す線図であり、(B) は本発明における入力データと色補正した後の出力デー タとの関係を示す線図である。

【図8】他の実施形態を示すブロック図である。

【図9】フルデコードして色補正データを求める従来方 式の色補正メモリを示すブロック図である。

【図10】補正すべき色を除く他の色データの上位ビッ トを用いてデコードして色補正データを求める従来方式 の色補正メモリを示すブロック図である。

【符号の説明】

2 プラテンドラム

17 発熱素子

32 システムコントローラ

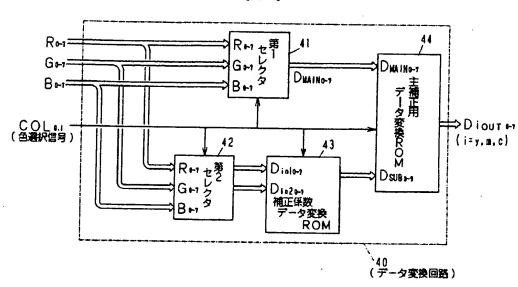
33 画像メモリ

40.67~69 データ変換回路

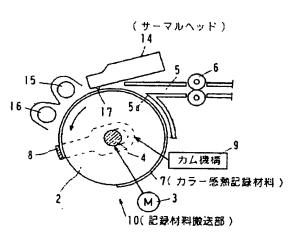
44,64~66 主補正用データ変換ROM

15 43.61~63 補正係数データ変換ROM

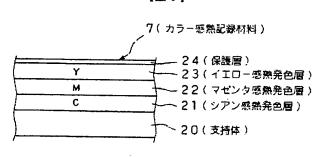
【図1】



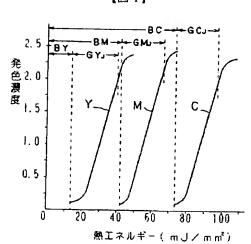
【図2】



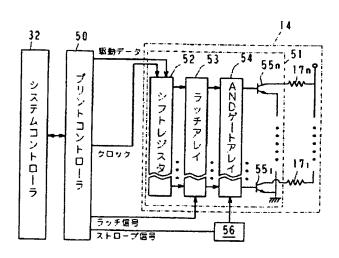
[図3]



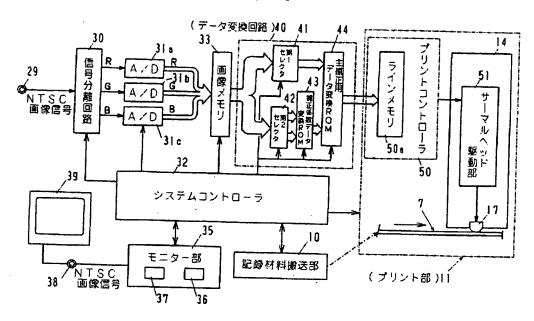
[図4]



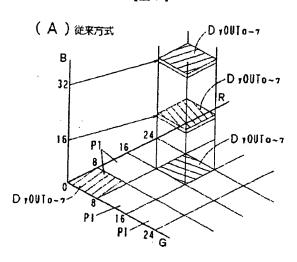
【図6】



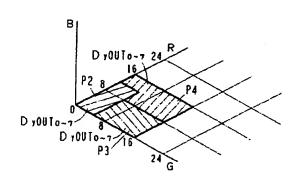
【図5】



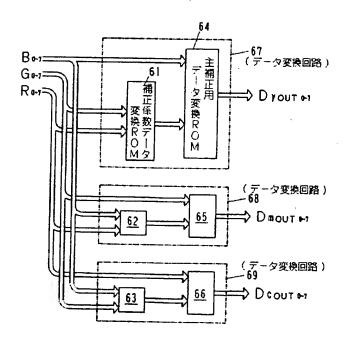
【図7】



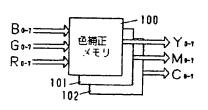
(B) 実施形態



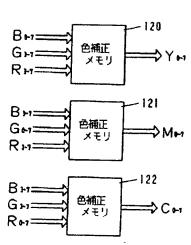
[図8]



【図9】







This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:
☐ BLACK BORDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
₩ FADED TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.